# Karta diagnostyczna (POST Card) do wykrywania nieprawidłowej pracy oraz uszkodzeń płyty głównej komputera.

# Zasady działania

(Można także skorzystać z istniejących wersji w języku angielskim i chińskim)

Sastosowanie unikalnej, jedynej takiej w systemie, diody sygnalizującej uruchomienie płyty głównej;

• Za sprawą zastosowanego urządzenia typu SMD, działanie nie jest szkodliwe dla rąk;

• Instrukcja obsługi została uaktualniona i jest teraz dostępna w angielskiej i chińskiej wersji językowej;

• posiada funkcję akustycznej sygnalizacji w przypadku zaistnienia problemu;

• prezentowana karta może być podłączana zarówno do złącza PCI jak i ISA;

• uruchomienie komputera z nieprawidłowo zamontowaną kartą diagnostyczną na płycie głównej, nie powoduje jej uszkodzenia;

● kod odpowiadający przyczynie awarii komputera jest wyświetlany nawet w przypadku, gdy praca komputera zostanie wstrzymana pozostawiając jedynie czarny ekran;

• karta jest w stanie odbierać i analizować sygnały kodowe generowane przez płytę główną, nawet jeśli zostanie włączona bez zamontowanego procesora.

UWAGA: TLUMACZENIE OPRACOWANO DLA FIRMY xPc, wszelkie prawa zastrzezone 2006

Zapoznanie się z nowo wprowadzoną diodą sygnalizacji uruchomienia (RUN)

Dioda sygnalizacji uruchomienia wykorzystuje jedynie kilka podzespołów i obwodów, a do funkcjonowania potrzebuje zaledwie paru sygnałów pochodzących z złącza płyty głównej. Istnieje niewielkie prawdopodobieństwo wystąpienia problemów z jej przyczyny. Nawet po zainstalowaniu karty w niewłaściwym złączu płyty głównej, pomimo tego, iż nie będzie ona wtedy w stanie poprawnie funkcjonować wskazując kody błędów, w odróżnieniu od wszystkich innych kontrolnych diod sygnalizacyjnych, ta jedna wskazująca stan pracy wciąż może się palić. Następujące problemy mogą zostać rozwiązane w myśl stwierdzenia: "Jeśli dioda wskazująca stan pracy chociażby mrugnęła, przynajmniej płyta główna się włącza".

- 1. Część kodów odczytanych kartą jest błędna.
- 2. Karta nie jest kompatybilna z płytą główną, która pracuje w naszym komputerze.
- 3. Uszkodzone jest złącze PCI lub ISA.
- 4. Z powodów takich jak rdza czy kurz lub też nieprawidłowe zamontowanie karty, złącze karty nie przylega dokładnie do styków gniazda.
- 5. Funkcjonowanie płyty głównej może zostać zawieszone.
- 6. Płyta główna może przetwarzać program, który pozostaje bez związku z sygnalizowanymi kodami.

## Spis treści

- 1. Streszczenie
- 2. Lektura obowiązkowa
- 3. Tabela kodów znaków w notacji szesnastkowej
- 4. Opis znaczenia sygnalizacji diod LED
- 5. Graf przepływu sterowania
- 6. Tabela kodów błędów
- 7. Opis kodów dźwięków sygnalizacyjnych
  - (1) kody sygnalizacji dla AMI BIOS (błąd krytyczny)
  - (2) kody sygnalizacji dla AMI BIOS (błąd nie krytyczny)
  - (3) kody sygnalizacji dla AWARD BIOS
  - (4) kody sygnalizacji dla Phoenix BIOS
  - (5) kody sygnalizacji dla IBM BIOS
- 8. Czynności pozwalające wprowadzić poprawki.
  - (1) Co mogę zrobić w przypadku gdy zapomniałem hasła?
    - I. Hasło, które powinno zawsze działać.
    - a. hasło dla AMI
    - b. hasło dla Award
    - c. Inne sposoby

II. Usuwanie istniejącego hasła (oraz innych ustawień CMOS BIOS) przy użyciu oprogramowania

- III. Sprzętowe usuwanie istniejącego hasła (oraz innych ustawień CMOS BIOS).
- IV. Inny sposób.
- (2) Jak wejść do ustawień CMOS?
- 9. Odpowiedzi na najczęściej zadawane pytania.

10. Co mogę zrobić w przypadku odczytania kodu, którego nie zamieszczono w tej książce?

#### 1. Streszczenie

Karta nazywa się również POST (Power-On self-test) card. Jako efekt przeprowadzanego testu płyty glównej (POST), możemy dzięki współpracy karty diagnostycznej odczytywać kody błędów, które pozwolą nam zidentyfikować ich przyczynę poprzez sprawdzenie ich znaczenia w specjalnej tabeli. W szczególności używa się jej kiedy komputer albo nie jest nawet w stanie załadować systemu operacyjnego, albo zatrzymuje się z zupełnie czarnym ekranem lub też płyta główna nie generuje rozpoznawczych sygnałów dźwiękowych. Jest to zatem urządzenie diagnostyczne o bardzo dużych możliwościach. Wykorzystując je, zyskujesz dwukrotnie przy zaledwie połowie wysiłku.

Kiedy włączone zostaje zasilanie, BIOS najpierw przeprowadza podstawowy test na obwodach systemu, pamięci, klawiatury, karty grafiki, dysku twardego, napędu stacji dyskietek itd. Analizuje wstępnie konfigurację systemu oraz inicjalizuje ustawienia wejścia/wyjścia (I/O). Na samym końcu, jeśli nie wystąpiły problemy, rozpoczęty zostaje proces ładowania systemu operacyjnego. Na samym początku sprawdzane są najważniejsze, najbardziej kluczowe podzespoły. Jeśli wtedy coś pójdzie nie tak, komputer odmówi kontynuowania rozpoczętego procesu testowania i uruchamiania bez reakcji o charakterze informacji wyświetlanej na ekranie. Podzespoły, które nie mają aż tak

dużego znaczenia dla komputera, są sprawdzane w następnej kolejności. Jednak jeśli tym razem test się nie powiedzie, praca komputera nie jest wstrzymywana, a jedynie użytkownikowi wyświetlone zostają komunikaty o zaistniałej, błędnej sytuacji. Jeżeli wystąpiły jakieś problemy podczas trwania testu, zwłaszcza jego części dotyczącej niezbędnych podzespołów, a nie zostajemy o tym poinformowani żadnym komunikatem na ekranie, jest to najlepszy moment by w jednym z gniazd rozszerzeń komputera, zainstalować kartę POST. Wskaże ona kod błędu, który spowodował zatrzymanie pracy komputera i z pomocą tabeli takich kodów, która zamieszczona jest w tej instrukcji, poznasz przyczynę problemu.

#### 2. Lektura obowiązkowa

- 1. Tablica kodów błędów prezentuje kody w kolejności od najmniejszej do największej wartości. O kolejności w której wyświetlane są kody błędów decyduje BIOS płyty głównej.
- 2. Należy zidentyfikować kod albo jako "kod początkowy" albo "kod błędu". Ten pierwszy nie niesie z sobą żadnej wartościowej informacji.
- a) Jak rozróżnić od siebie kod początkowy od kodu błędu 2-bitowej karty diagnostycznej?

Kiedy na wyświetlaczu 2-bitowej karty diagnostycznej, pojawi się jakiś kod, należy najpierw upewnić się, czy wcześniej nie wyświetliły się przemiennie różne kody. Jeśli zaobserwowaliśmy sytuację, w której wyświetlane zostają przemiennie różne kody, i ostatecznie ustaną z jedną konkretną wartością, to przedstawia ona kod błędu. Jeśli jednak kod, na którym karta się zatrzyma, jest pierwszy, bez żadnych poprzednich kodów to oznacza on "kod początkowy", który nie ma żadnego znaczenia. Czasem jednak, gdy zmiany kodów następują ze zbyt dużą częstotliwością, nie jesteśmy w stanie ocenić ufając tylko naszym oczom, czy były wyświetlane poprzednio inne kody czy jest to pierwszy, jedyny wyświetlony kod Ludzkie oko po prostu nie jest w stanie nadążyć za zbyt szybkimi zmianami stanu wyświetlacza. W takim wypadku należy uznać taki kod za kod błędu. Jeśli przy jego pomocy nie udało się rozwikłać problemu, być może był to jedynie kod początkowy.

Jeśli na wyświetlaczu 4-bitowej karty diagnostycznej ujrzymy kod 0000 lub FFFF, możemy uznać go za kod początkowy. Nie istnieje wtedy potrzeba sprawdzania innymi metodami niż ludzkie oko, czy wcześniej wystąpiły też inne wartości kodów.

b) Dlaczego kod początkowy jest bez znaczenia?

Pierwszy kod wyświetlony po włączeniu zasilania jest przez nas nazywany "kodem początkowym", ponieważ karta ta, służąca do usuwania usterek, sama w sobie jest też urządzeniem elektronicznym. Po załączeniu, jeden 2-bitowy kod zostanie wyświetlony automatycznie. To jest właśnie kod początkowy, który jednak nie powinien być uznany za kod POST w sensie w jakim używamy tego określenia w Streszczeniu w rozdziale 1 tejże instrukcji. Tak więc kod początkowy nie wnosi żadnej cennej informacji.

- 3. Kody, których znaczenie nie jest zdefiniowane, nie zostały zamieszczone w tabeli.
- 4. Różne układy BIOSy (takie jak AMI, Award, Phoenix) przypisują kodom inne znaczenie. Dlatego powinieneś przykładać uwagę do tego, jakiego typu BIOS testujesz. Możesz również zajrzeć do podręcznika użytkownika, sprawdzić na samej kostce układu scalonego BIOS na płycie głównej lub też zaobserwować jego symbol na ekranie.
- 5. Na niektórych płytach głównych, gdy karta diagnostyczna podłączona jest poprzez złącze PCI, wyświetlanych jest zaledwie część kodów, podczas gdy w przypadku podłączenia poprzez złącze ISA, prezentowany jest pełny ich zestaw. Do chwili obecnej zaobserwowano, że jednak wszystkie kody są wyświetlane gdy karta podłączana jest do złącza PCI w kilku markowych komputerach, co nie dotyczy złącza ISA. Dlatego

jest zalecana zmiana złącza, gdy wyświetlony kod nie doprowadził do sukcesu. Oprócz tego, różnym złączom tej samej płyty głównej zdarza się wyświetlać kody w inny sposób, np. kody mogą być wyświetlane od "00" do "FF" w przypadku podłączenia karty do złącza PCI bliżej procesora (płyta główna DELL810), podczas gdy na innych złączach PCI kody mogą być wyświetlane tylko od "00" do "38" Czas potrzebny na wygenerowanie sygnału "reset" dla złącza PCI, nie zawsze jest zgrany z czasem, który potrzebuje do tego celu złącze ISA, dlatego też czasem kod, gdy karta korzysta ze złącza ISA, zaczyna być wyświetlany, gdy dioda oznaczająca "reset" złącza PCI jeszcze nie wygasłaW związku z powstawaniem coraz większej liczby typów płyt głównych, a kody BIOS POST są nieustannie uaktualniane, znaczenie kodów jest więc jedynie jako ogólna informacja.

#### 3. Tabela kodów znaków w notacji szesnastkowej

Display		1	2	Ε	4	5	Б	٦	B	9	H	Ь	С	Н	E	F
Hexadecimal	0	1	2	3	4	5	6	7	8	9	A	В	C	D	Ε	F
Decimalism	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15

LED	Тур	Opis
CLK	Taktowanie magistrali	Zapala się po podłączeniu zasilania do płyty głównej bez komponentów (nawet bez CPU), w przeciwnym razie brak reakcji.
BIOS	Wykonywanie podstawowego sprawdzania wejścia/wyjścia.	Dioda włączająca i wyłączająca się po podłączeniu zasilania do płyty głównej, podczas odczytywania BIOS przez procesor CPU.
IRDY	Sprzęt główny jest gotowy Program zarządzający zgłasza gotowość	Dioda włącza się gdy dochodzi sygnał że sprzęt główny jest gotowy. Dioda włączająca i wyłączająca się przy nadejściu komunikatu.
OSC	Sygnał oscylacyjny Oscylacje	Dioda zapala się przy podłączeniu zasilania do płyty głównej, gdy karta diagnostyczna znajduje się w złączu ISA, w przeciwnym razie oznacza to uszkodzenie układu oscylatora, brak sygnału oscylacyjnego OSC.
FRAME	Okresy przejścia ramek	Świeci się bez przerwy przy

#### 4.Opis znaczenia sygnalizacji diod LED

		podłączeniu zasilania do płyty głównej gdy karta diagnostyczna znajduje się w złączu PCI. Miga Włącza się i wyłącza podczas pojawienia się ramki komunikatu okrężnego.
RST	Reset	Zapala się zaledwie na 0,5 s w przypadku użycia albo przełącznika zasilania albo przycisku reset. Gdyby zdarzyło się, iż świeci nieprzerwanie, upewnij się, że wyprowadzenie sygnału reset jest prawidłowo podłączone. W przeciwnym razie może to sugerować uszkodzenie obwodu resetującego lub jego spięcie.
12V	Zasilanie	Zapala się po włączeniu zasilania. Jeśli tak się nie stanie, może oznaczać to zwarcie na płycie głównej lub też napięcie nie osiągnęło poziomu 12V.
-12V	Zasilanie	Podobnie jak dla "12V"
5V	Zasilanie	Podobnie jak dla "12V"
-5V	Zasilanie	Podobnie jak dla "12V" (-5V pojawia się jedynie przy wykorzystaniu gniazda ISA.
3V3	Zasilanie	Dioda zapala się i swieci cały czas przy podłączeniu zasilania do płyty głównej, gdy karta diagnostyczna znajduje się w złączu PCI, w przeciwnym razie oznacza to uszkodzenie.

#### 5.Graf przepływu sterowania



Wyłącz zasilanie i wyjmij wszystkie dodatkowe karty podłączone do złączy PCI lub ISA Podłącz kartę diagnostyczną w jednym z złączy ISA lub PCI. (Uwaga: W przypadku zainstalowania karty diagnostycznej w jednym z złączy ISA, strona pokryta elementami scalonymi powinna być zwrócona w kierunku zasilania. Zamontowanie jej odwrotnie nie spowoduje uszkodzenia ani karty diagnostycznej ani płyty głównej, jednak funkcjonowanie ich obu zostanie zatrzymane).



#### 6.Tablica kodów błędów

KOD	Award	AMI	Phoenix4.0/Tandy3000
00		Kopiowanie kodu do	
		specjalnego obszaru.	
		Przekazywanie	
		sterowania do	
		przerwania INT 19h,	
		następnie inicjowanie	
		ładowania	
01	Test 1 procesora, weryfikacja statusu(1FLAGS). Sprawdzane są następujące znaczniki stanu: przeniesienie, zero, znak, przepełnienie. BIOS ustawia każdy znacznik i weryfikuje dokonaną zmianę,		CPU sprawdza rejestry wewnętrzne. Jeśli zakończono niepowodzeniem, wymienić CPU i powtórzyć sprawdzanie.
	następnie zeruje każdą z nich i		
	również sprawdza czy		
	rzeczywiście zostały wyłączone.		
02	Sprawdza wszystkie rejestry		Sprawdzanie trybu
	CPU z wyjątkiem SS, SP i BP		rzeczywistego
	używając wartości danych FF i		
			<b>xx</b> x <b>1 · ·</b> /
03	Wyłącza NMI, PIE, AIE, UEI,	Wyłączenie NMI.	Wyłącznie przerwan
	SQWV.	Sprawdzanie stanu	niemaskowalnych (INIVII)
	wyłącza grankę, sprawdzanie	wiączonego zasnama lub tzw miekkiego	
	Pasetuja koprocesor	resetu'	
	matematyczny	105014	
	Zerowanie rejestrów		
	stronicowych baitu wyłaczenia		
	CMOS		
	Inicializacia obwodów timer'a		
	0.1 i 2. właczając ustawienie		
	timer'a EISA w znany stan		
	Inicjalizacja kontrolerów DMA		
	0 i 1.		
	Inicjalizacja kontrolerów		
	przerwań 0 i 1.		
	Inicjalizacja rejestrów		
	rozszerzonych EISA		
04	RAM musi być okresowo		Odczytaj typ jednostki
	odświeżany aby nie dopuścić do		centralnej CPU (central
	utraty zawartości pamięci.		processing unit)
	Funkcja odświeżania działa		
	poprawnie.		

05	Inicjalizacja kontrolera	Utworzenie stosu dla	Inicjalizacja DMA w
	klawiatury	BIOS. Następnie,	toku lub niepowodzenie.
		wyłączanie pamięci	
		cache	
KOD	Award	AMI	Phoenix4.0/Tandy3000
06	Zarezerwowany	Rozpakowywanie kodu	Inicjalizacja urządzeń
		POST	systemowych
07	Weryfikacja czy układ CMOS	Następnie, inicjalizacja	Wyłączenie operacji
	funkcjonuje poprawnie,	CPU oraz obszaru	shadow 1 wykonanie
	wykrywanie zuzytej baterii.	danych CPU.	programu zapisanego na
			memory)
08	Wstepna inicializacia układu	Obliczanie sumv	Inicializacia układu
	chipset, sterującego przepływem	kontrolnej dla CMOS	chipset używając
	pomiędzy podzespołami		wartości początkowych.
	jednostki centralnej.		
	Test na obecność pamięci		
	Procedury OFM układu chipset		
	The and a second s		
	Zerowanie niższej cześci 64K	-	
	pamięci		
	Sprawdzanie pierwszego bloku		
	64K pamięci		
09	Inicjalizacja jednostki centralnej		Ustawienie znacznika IN
	CPU Cyrix		POST
	inicjalizacja cache		
0A	Inicializacia pierwszych 120	Obliczanie sumv	Inicializacia reiestrów
	wektorów przerwań używając	kontrolnej dla CMOSu	CPU.
	SPURIOUS-INT-HDLR oraz	zakończona.	
	inicjalizacja przerwań INT	Inicjalizacja rejestru	
	00h-1Fh zgodnie z INT-TBL.	statusowego dla	
		CMOS wartościami	
	Surroundronia anno 11	datyı czasu następuje.	Ilmahamiania1
ÛB	CMOS RAM leáli sie nio	micjanzacja rejestru statusowego CMOSu	CPU cache
	zgadza lub weiśnieto klawisz	zakończona	
	INS, załaduj domvślne.	Nastepnie, kontvnuacia	
	······································	koniecznych procedur	
		inicjalizujących zanim	
		komunikat BAT	
		klawiatury zostanie	
		wysłany.	

0C 0D	Wykrywanie rodzaju kontrolera klawiatury Ustawianie statusu NUM_LOCK Detekcja taktowania zegara CPU Odczyt z 14h obszaru pamięci CMOS w celu sprawdzenia rodzaju używanej karty grafiki. Wykrywanie i inicjalizacja karty grafiki.	Bufor wejściowy kontrolera klawiatury jest opróżniony. Następnie, wysłanie komunikatu BAT do kontrolera klawiatury.	Inicjalizacja pamięci cache wartościami początkowymi POST.
CODE	Award	AMI	Phoenix4.0/Tandy3000
0E 0F	Testowanie pamięci video, wyświetl komunikat na ekran Ustawianie operacji shadow pamięci RAM. Aktywuj zgodnie z ustawieniami. Test kontrolera 0 DMA; Test sumy kontrolnej BIOS. Detekcja i inicjalizacja klawiatury.	Wynik komunikatu BAT kontrolera klawiatury został zweryfikowany. Następnie, dokonywanie niezbędnych inicjalizacji po sprawdzeniu komunikatu BAT kontrolera klawiatury. Inicjalizacja po sprawdzaniu rozkazu BAT kontrolera klawiatury zakończona. Następnym wpisanym jest bajt rozkazu	Inicjalizacja komponentów wejścia/wyjścia I/O Inicjalizacja IDE
10	Test kontrolera 1 DMA. Sprawdzanie rejestrów stronicowych DMA	Kiawiatury.Bajtrozkazukontroleraklawiaturyjestzapisany.Następnie,generowaniegenerowanierozkazublokowaniaiodblokowaniaiwyprowadzeń 23 i 24.Następnie,sprawdzanieczyklawisze <end>lub<ins>zostały</ins></end>	Inicjalizacja zarządzania zasilaniem Ładowanie rejestrów zastępczych wartościami początkowymi POST.
11	Sprawdzanie rejestrów stronicowych DMA	jestzapisany.Następnie,generowanierozkazublokowaniaiodblokowaniawyprowadzeń 23 i 24.Następnie,sprawdzanieczyklawisze <end>lub<ins>zostaływciśnięteprzywłączaniu.</ins></end>	Ładowanie zastępczych wa początkowymi I

		Inicializacia CMOS	
		RAM ieśli opcia tei	
		inicializacii została	
		ustawiona w AMIRCP	
		dla każdaga startu	
		dia kazuego startu	
		AMIBIOS POST IUD	
		klawısz <end> został</end>	
		wciśnięty.	
12	Zarezerwowane	Następnie, Wyłączenie	Odtwarzanie słowa
		kontrolerów 1 i 2	sterującego CPU podczas
		DMA oraz kontrolerów	tzw."ciepłego startu".
		przerwań 1 i 2.	
13	Zarezerwowane	Ekran zostaje	Inicjalizacja głównych
		wyłaczony.	urzadzeń złacza PCI.
		Inicializacia portu B a	
		nastepnie inicializacia	
		chinset'ıı	
		empeer a.	
CODE	Award	AMI	Phoenix4 0/Tandy3000
1/	Test 8254 Timer's 0 Lioznik 2	Test 875/ timer's	Inicializacia kontroloro
17	Test 6254 Timer a 0 Elezink 2	zostania nostannia	kontrolera
		zostallie llastępille	Klawlatuly.
15	Warufilia dia transta 1 amongrada	Tozpoczęty.	
15	werynkacja kanału i przerwan		
	8259 poprzez wyłączenie i		
	włączenie linii przerwań		
16	Weryfikacja kanału 2 przerwań		Suma kontrolna BIOS
	8259 poprzez wyłączenie i		ROM.
	włączenie linii przerwań		
17	Wyłączenie przerwań i		Inicjalizacja pamięci
	sprawdzanie czy NIMR(NO		cache przed operacja
	Interrupt Mask Register) jest		auto-size na pamięci
	włączony		
18	Wymuszenie przerwania i		Inicjalizacja timer'a 8254
	sprawdzenie czy wystąpiło.		
19	Testowanie bitów NMI,	Zakończenie	
	wervfikacia czy NMI może być	sprawdzanie timer'a	
	wyzerowane	8254. Rozpoczecie	
		testu odświeżania	
		namieci	
1 A	Wyświetlanie zegara taktowania	Linia odświeżania	Inicializacia kontrolera
171	CPU	namieci iest	DMA8237
		pannyon jost nrzełaczana	
		Sprawdzania zo 15	
		sprawuzanie za 13	
		przekozenie or / off	
1.D	7	przeiączanie on/off	
IB	Zarezerwowane		<b>D</b>
1C	Zarezerwowane		Resetowanie

nowalnego
era przerwań
zenie
żania DRAM
zenie kontrolera
ury 8742
x4.0/Tandy3000
enie rejestru
towego na 4GB

		przełacznik POST	
		DIAG jest w pozvcji	
		właczonej	
26	1 Badanie trybu chronionego	1 Wykonywanie	1 Aktywowanie linii
20	nod względem wystanienia	operacii	adresowei A20
	wyjątków Prosimy sprawdzić	odczytu/zanisu nortu	sprawdzenie
	namioć układu CDU oraz nkrty		www.rowadzoń A20
	pannęć układu CI O, oraz pryty	kontroloro klowiotury	wyprowadzen A20
	2 Drok blady krytyarnaga	Romulation Riawiatury	namiosia araz abuvadu
	2. Blak biędu klytycznego.	trubu rozuviozuvonio	wanákralażnaga ad tych
	Wyswietianie oblazu w tryble	liyou lozwiązywania	wspoizaleznego od tych
	VGA przeolega normalnie.	koniliktu. Irwanie w	wyprowadzen. Byc może
	Jezeni istnieje zagrozenie	gotowosci do	linia A20 w złączu
	nieuchronnych następstw	inicjalizacji danych	pamięci oraz
	zgłoszonych problemow	globalnych,	wyprowadzenia samej
	Szkodilwych dla	sprawdzanie układow	pamięci nie mają styku
	lunkcjonowania, w tryble VGA	kontrolera 8042 na	lub tez linia A20 układu
	wyswietiony zostaje stosowny	prycie głównej.	pamięci jest uszkodzona.
	komunikat o biędzie, w	2. Odsyfamy do tekstu	2. Patrz kolumna po
	przeciwnym wypadku	po lewej stronie.	iewej suome.
	lozpoczylia się ładowalie		
	systemu operacyjnego. Od tej		
	pory kou 20 jest kouem		
	poprawnego działania i zaden		
	wyświetlony		
27	Inicializacia złacza 7 ( Slot 7)	Jakakolwiek	
- /		inicializacia	
		poprzedzająca była	
		dokonana jako	
		nastepny krok bedzie	
		ustawienie trybu	
		wyświetlania video	
28	Inicializacia złacza 8 ( Slot 8)	Inicializacia	
		poprzedzajaca	Operacja Auto size na
		dokonana. Ustawienie	
		trybu wyświetlania	pamıęcı DRAM
		video zakończone.	
		Następuje konfiguracia	
		ustawień dla trybów	
		monochromatycznego i	
		kolorowego	
		wyświetlania video.	
29	Inicjalizacja złącza 9 (Slot 9)		Inicjalizacja zarządcy
			pamięci POST(POST
			Memory Manager)

2A	Inicjalizacja złącza 10 (Slot 10)	Inicjalizacja różnych szyn systemowych, urządzeń statycznych i wyjściowych, jeśli są obecne w systemie.	Kasowanie bazowych 512KB RAM
CODE	Award	AMI	Phoenix4.0/Tandy3000
2B	Inicjalizacja złącza 11 (Slot 11)	Oddanie sterowanie	
		pamięci video ROM w	
		celu dokonania	
		niezbędnych	
		konfiguracji przed	
		testem tej pamięci.	
2C	Inicjalizacja złącza 12 (Slot 12)	Wszystkie niezbędne	Błąd pamięci RAM pod
		procesy przetwarzania	adresem XXX*
		poprzedzające oddanie	
		sterowania do video	
		ROM są ukończone.	
		Poszukiwanie pamięci	
		video ROM 1	
		do niej	
2D	Inicializacia złacza 13 (Slot 13)	Sterowanie zostało	
20	linejanzaeja zideza 15 ( Siot 15)	zwrócone z pamieci	
		video ROM do BIOS	
		POST. Nastepuie	
		niezbędne	
		przetwarzanie po	
		oddaniu sterowania z	
		video ROM.	
2E	Inicjalizacja złącza 14 (Slot 14)	Przetwarzanie	Błąd RAM na pozycjach
		następujące po	danych XXXX* niższego
		sprawdzeniu pamięci	bajtu szyny pamięci.
		video ROM. Jeśli	
		kontroler EGA/VGA	
		nie został znaleziony,	
		przeprowadzanie testu odczytu/zanisu namicci	
		ekranı w nastennym	
		kroku	
2F	Inicjalizacja złacza 15 ( Slot 15)	Kontroler EGA/VGA	Włączanie cache przed
		nie został znaleziony.	operacją shadow BIOS'u
		Rozpoczyna się test	systemu(zwiększenie
		odczytu/zapisu pamięci	wydajności przez
		ekranu.	przeniesienie części kodu
			w wolnym ROM do
			szybszego RAM)
30	Określenie rozmiaru pamięci	Test odczytu/zapisu	

	podstawowej od 256K do 640K	pamięci ekranu zostaje	
	oraz pamięci rozszerzonej	pomyślnie ukończony.	
	powyżej 1MB	Sprawdzanie powrotne	
		po śladach.	
31	Sprawdzanie pamięci	Test odczytu/zapisu	
	podstawowej od 256K do 640K	pamięci ekranu lub	
	oraz pamięci rozszerzonej	sprawdzanie po	
	powyżej 1MB	śladach-zawiodły.	
	1 5 5	Nastepuie sprawdzanie	
		dodatkowe	
		odczytu/zapisu pamieci	
		ekranı	
CODE	Award		Phoenix4 0/Tandy3000
32	Jećli tryb FISA jest aktywny	Dodatkowy test	Testowanie
52	Sprawdzania namiaci EISA	odozutu/zanisu namiasi	azastatliwaćaj zagara
	umioszazonaj w złaszach	okronu przeszedł	CDU
	unneszczonej w ziączach.	nomyálnia	CI U.
		poinysine.	
		dedetkowege testu	
		doualkowego lestu	
		sprawdzania	
22	7	powrotnego po stadach	I
33	Zarezerwowane		inicjalizowanie zarządcy
			rozsyłania
			Phoenix (Phoenix
2.4	7	0 1 .	Dispatch manager)
34	Zarezerwowane	Sprawdzanie	
		wyswietiania obrazu	
		jest ukonczone.	
		Następuje wybor trybu	
2.5	7	wyswietlania.	
35	Zarezerwowane		
36	Zarezerwowane		"Ciepły start" i
			zamknięcie systemu.
37	Zarezerwowane	Tryb wyświetlania	
		zostaje ustawiony.	
		Następny krok to	
		wyświetlenie	
		komunikatu startu-	
		włączenia zasilania.	
38	Zarezerwowane	Inicjalizacja wejścia	Wykonywanie operacji
		magistrali, IPL, a	shadow na BIOS ROM
		następnie urządzeń	systemu.
		ogólnych- jeśli są	
		takie w systemie.	
39	Zarezerwowane	Wyświetlanie	
		komunikatów o	
		błędach inicjalizacji.	

3A	Zarezerwowane	Nowa pozycja kursora została odczytana i	Operacja Auto size na
		zapisana. Wyświetlanie komunikatu "Proszę	pamięci cache
		wcisnąć klawisz	
		<del> w następnym kroku</del>	
3B	Zarezerwowane	Komunikat "Proszę	
		wcisnąć klawisz	
		<del>" został</del>	
		wyświetlony. Test	
		pamięci w trybie	
		chronionym zostanie	
3C	Aktywacia SETUPu		Zaawansowana
			konfiguracja rejestrów
			chipset'u
3D	Wykryj obecność myszy,		Załaduj wartości z
	inicjalizuj ją jeśli jest w		CMOS do rejestrów
	systemie, instalacja wektorów		zapasowych
25	przerwań (IV)		
3E	inicjalizacja kontrolera pamięci		
3F	Zarezerwowane		
40	Wyświetl "ochrona	Przygotowywanie	
	antywirusowa włączona" lub	tablic deskryptora.	
	"wyłączona"		
41	Inicjalizacja kontrolera napędu		Inicjalizacja pamięci
	stacji dyskietek oraz wszystkich		rozszerzonej dla ROM
CODE	napędów.		Pilot
CODE 42	Award	AMI Tobligg deskryptore og	Phoenix4.0/ landy3000
42	dysku twardego i wszystkich	nrzygotowane	nrzerwań
	napedów.	Przystepowanie do	
	I U T	wejścia w tryb	
		chroniony w celu testu	
		pamięci w następnym	
		kroku.	
43	Wykrywanie i inicjalizacja	Praca w trybie	
	portow szeregowych 1	Uruchamianio	
	Townoiegryen oraz portu gier.	przerwań dla trybu	
		diagnostycznego.	
44	Zarezerwowane	Jeśli przełącznik	
		diagnostyki jest	
		włączony, przerwania	
		są aktywne.	
		Inicjalizacja pamięci w	

		celu wykonania testu	
		zawijania przy 0:0	
45	Wykrywanie i inicjalizacja	Dane są	Inicjalizacja urządzenia
	koprocesora matematycznego.	zainicjalizowane.	POST.
		Sprawdzanie zawijania	
		pamięci przy 0:0 i	
		ustalanie całkowitego	
		rozmiaru pamięci w	
		następnym kroku.	
46	Zarezerwowane	Test zawijania pamięci	Sprawdź uwagę odnośnie
		oraz obliczanie jej	prawa autorskiego ROM.
		rozmiaru są	
		ukończone.	
		Zapisywanie wzorców	
		do testowania pamięci	
		w następnym kroku.	
47	Zarezerwowane	Wzorzec został	Inicjalizacja dla wsparcia
		wpisany do pamięci	120.
		rozszerzonej.	
		Następuje zapisywanie	
		wzorców do 640K	
		pamięci podstawowej.	
48	Zarezerwowane	Wzorce zapisane w	Sprawdzanie konfiguracji
		pamięci podstawowej.	video względem CMOS.
		Następuje określanie	
		wielkości pamięci	
		poniżej 1MB.	
49	Zarezerwowane	Wielkość pamięci	Inicjalizacja złączy PCI
		poniżej 1MB została	oraz urządzeń.
		określona i	
		zweryfikowana.	
		Następuje wyznaczanie	
		wielkości pamięci	
		powyżej 1MB.	
CODE	Award	AMI	Phoenix4.0/Tandy3000
4A	Zarezerwowane		Inicjalizacja wszystkich
			kart grafiki obecnych w
			systemie.
4B	Zarezerwowane	Wielkość pamięci	Włącznie "Quiet Boot"
		powyżej 1MB została	(opcjonalnie)
		znaleziona i	
		zweryfikowana.	
		Sprawdzanie czy	
		wystąpił miękki reset	
		oraz czyszczenie dla	
		niego pamięci poniżej	
		1MB.	

4C	Zarezerwowane	Pamięć poniżej 1MB	Funkcja "shadow" (patrz
		została wyczyszczona	wyżej)dla BIOS ROM
		poprzez miękki reset.	grafiki.
		Następuje czyszczenie	
		pamięci powyżej 1MB.	
4D	Zarezerwowane	Pamięć powyżej 1MB	
		została wyzerowana	
		poprzez miękki reset.	
		Następuje zachowanie	
		rozmiaru pamięci.	
		Przeniesienie do	
		punktu kontrolnego	
		52h.	
4E	Ponowne uruchomienie jeśli	Rozpoczął się test	Wyświetl uwagę o
	pracuje w trybie "Manufacturing	pamięci ale nie jako	prawach autorskich
	Mode". Jeśli nie, wyświetl	efekt miękkiego resetu.	BIOS.
	komunikaty i przejdź do	Następuje	
	ustawień.	wyświetlanie	
		pierwszych 64KB	
		pamięci.	× · · · · · · · · · · · · · · · · · · ·
4F	Zapytaj o hasło bezpieczeństwa	Rozpoczęło się	Inicjalizacja "Multi
	(opcjonalnie).	wyświetlanie rozmiaru	Boot
		pamięci. Obraz jest	
		uaktualniany podczas	
		postępowania testu.	
		Następuje	
		sekwencyjny oraz	
50	Zanicz wartatkie wartećci	Domioć nonici 1MD	Wyćyvietl redzei CDU
50	CMOS z powrotom do PAM i	Painięc ponizej IMB	wyswieti iodzaj CPU
	CMOS z powroteni do KAW I	zostata sprawuzona i	oraz jego szyukose.
	wyzeruj:	Korygowania rozmiaru	
		nomieci ekrenu w celu	
		relokacij oraz operacij	
		shadowingu	
		Shudo wingu.	
CODE	Award	AMI	Phoenix4.0/Tandy3000
51	Uaktywnij sprawdzanie	Rozmiar pamięci	Inicjalizacja płyty EISA.
	parzystości. Włącz NMI, oraz	ekranu został	
	Cache Before Boot.	ustawiony do relokacji	
		oraz operacji shadow.	
		Następuje sprawdzanie	
	<b>x</b> · · · <b>x</b> · · · · · · · · · · · · · · · · · · ·	pamıęcı powyżej 1 MB	
52	Inicializacia opeji ROMs od	Pamięci powyżej 1MB	Test klawiatury.
	C8000h do EFFFFh lub do	została sprawdzona i	
	F/FFFh jesli FSCAN jest	zainicjalizowana.	
	włączone.	Następuje	
		zachowywanie	

		informacji o rozmiarze	
		pamięci.	
53	Inicializacia wartości czasu pod	Informacia o rozmiarze	
	40h w obszarze BIOS.	pamieci oraz reiestrach	
		CPU została	
		zachowana.	
		Przechodzenie do	
		pracy w trybie	
		rzeczywistym.	
54		Zamykanie zostało	Ustaw odgłos reakcij
		zakończone pomyślnie	klawisza na wciśniecie –
		CPU pracuie w trybie	ieśli funkcia ta jest
		rzeczywistym	właczona
		Wyłaczenie linii Gate	11402011a.
		A20 parzystości a	
		nastennie NMI	
55		następnie i diti.	Aktywui urządzenia
			USB.
57		Linia adresowa A20,	
		parzystość oraz NMI	
		zostały wstrzymane.	
		Następuje określanie	
		rozmiaru pamięci w	
		zależności od relokacji	
		oraz operacji shadow.	
58		Rozmiar pamięci	Sprawdzenie
		został nastawiony	nieoczekiwanych
		odpowiednio dla	przerwań.
		relokacji i operacji	
		shadow. Następuje	
		zerowanie komunikatu	
		"Wciśnij klawisz	
		<del>"</del>	
59		Komunikat "Wciśnij	Inicjalizacja usługi
		klawisz <del>" został</del>	wyświetlania POST.
		wyzerowany.	
		Wyświetlony zostaje	
		komunikat <wait>.</wait>	
		Następuje rozpoczęcie	
		testu kontrolerów	
		DMA oraz przerwań.	XXX / · · · 1
5A			wyswietlenie
			podpowiedzi "Proszę
			weisnąc F2 aby przejść
CODE	A1		ao zmian ustawien".
CODE	Award	AMI	Phoenix4.0/ landy3000
28			wyłącz pamięc cache
			jednostki centralnej CPU

5C			Sprawdzenie pamięci RAM między 512KB i 640KB.
60	Ustawianie ochrony antywirusowej (ochrona sektorów startowych-boot sectors) zgodnie z wybranymi parametrami.	Test rejestru stronicowego DMA ukończony pomyślnie. Następuje sprawdzanie rejestru bazowego kontrolera 1 DMA	Testowanie pamięci rozszerzonej.
61	Próba włączenia pamięci cache 2-ego poziomu(L2 cache). Jeśli zostało to zrobione w komunikacie kodu 3D, w tej części czynność ta zostaje pominięta. Ustawianie prędkości startu początkowego(boot up) zgodnie z dokonanym wcześniej wyborem. Ostatnia szansa na inicjalizację chipset'u Ostatnia szansa na inicjalizację zarządzania energią (tylko Green BIOS) Pokaż tabelę konfiguracji systemu		
62	Ustaw status NUM LOCK zgodnie z wybraną wartością. Programowanie NUM LOCK, tempa oraz szybkości reakcji na przyciskanie klawiszy zgodnie z dokonanym wyborem ustawień.	Test rejestru bazowego kontrolera 1 DMA zakończony powodzeniem. Następuje sprawdzanie rejestru bazowego kontrolera 2 DMA.	Sprawdzanie linii adresowych pamięci rozszerzonej.
63	Jeśli nastąpiły jakiekolwiek zmiany w konfiguracji sprzętowej, uaktualnianie informacji ESCD (tylko PnP BIOS) Wyczyść zawartość użytej pamięci. Wystartuj system używając INT 19h		
64			Skok do UserPatch1

65		Sprawdzanie rejestru	
		bazowego 2-ego	
		kontrolera DMA	
		ukończone pomyślnie.	
		Programowanie	
		kontrolerów DMA 1 i	
		2.	
CODE	Award	AMI	Phoenix4.0/Tandy3000
66		Programowanie	Konfigurowanie
		kontrolerów DMA 1 i	rejestrów rozsz. Cache.
		2 jest zakończone.	
		Następuje inicjalizacja	
		kontrolera przerwań	
		8259.	
67		Inicjalizacja kontrolera	Inicjalizacja Multi
		przerwań 8259	Processor APIC
		ukończona.	
68			Włączenie rejestrów
			zewnętrznych oraz
			rejestrów CPU.
69			Konfigurowanie obszaru
			trybu zarządzania
			systemem(System
			Management Module-
			SMM).
6A			Wyświetlenie rozmiaru
			zewnętrznej pamięci
			cache L2.
6B			Ładowanie ustawień
			domyslnych na
			życzenie(opcjonalnie).
6C			Wyświetl komunikat z
			obszaru shadow.
6E			Wyświetlenie możliwego
			wysokiego adresu dla
			odzyskiwania UMB.
6F			
70			Wyświetlenie
			komunikatu o błędzie.
71			
72			Sprawdzanie błędów
			konfiguracji.
76			Sprawdzanie błędów
			klawiatury.
7C			Ustawianie wektorów
			przerwań sprzętowych.

7D			Inicjalizacja
			Inteligentnego
			Monitorowania Systemu.
			(ISM)
7E			Inicjalizowanie
			koprocesora- jeśli jest
			obecny w systemie.
7F		Włączanie źródła	
		rozszerzonego NMI	
		jest w toku.	
CODE	Award	AMI	Phoenix4.0/Tandy3000
80		Rozpoczął się test	Wyłącz przyjmowanie
		klawiatury.	żądań obsługi przerwań
		Opróżnianie bufora	(IRQ) oraz portów
		wyjściowego oraz	wejścia/wyjścia(Super
		sprawdzanie	I/O ports), znajdujących
		zablokowanych	się na płycie głównej.
		klawiszy. Następuje	
		generowanie sygnału	
		resetującego	
		klawiaturę.	
81		Błąd resetowania	Późna inicjalizacja POST
		klawiatury lub wykryty	urządzeń.
		został zablokowany	
		klawisz. Generowanie	
		rozkazu testu interfejsu	
		kontrolera klawiatury.	
82		Ukończono	Wykrywanie oraz
		sprawdzanie interfejsu	instalacja zewnętrznych
		kontrolera klawiatury.	portów szeregowych
		Zapisywanie bajtu	RS232.
		rozkazu oraz	
		inicjalizacja bufora	
		okrężnego w	
		następnym kroku	
83		Ukończono	Konfigurowanie
		inicjalizację danych	kontrolerów różnych od
		globalnych oraz	MCD IDE
		zapisywanie bajtu	
		rozkazu. Sprawdzanie	
		zablokowanego	
		klawısza w następnym	
		kroku.	
84		Zakończono	Wykrywanie oraz
		sprawdzanie	ınstalacja zewnętrznych
		zablokowanego	portów równoległych.
		klawisza. Sprawdzanie	

85		niezgodności rozmiaru pamięci z pamięcią CMOS RAM w następnym kroku. Sprawdzanie rozmiaru	Inicializacia urzadzeń
		pamięci zostało zakończone. Wyświetlanie błędu oraz sprawdzenie hasła lub też obejście ustawień WINBIOS.	PnP ISA kompatybilnych z PC.
86		Hasło zostało sprawdzone. Jeśli zaszła potrzeba to następuje etap programowania przed przejściem do ustawień WINBIOS.	Ponowna inicjalizacja portów wejścia/wyjścia, znajdujących się na płycie głównej.
CODE	Award	AMI	Phoenix4.0/Tandy3000
87		Ukończono etap programowania przed ustawieniami WINBIOS. Rozpakowywanie kodu ustawień WINBIOS oraz uruchomienie narzędzia do konfiguracji AMIBIOS albo WINBIOS.	Konfiguracja urządzeń konfigurowanych przez płytę główną(opcjonalnie).
88		Powrót z ustawień WINBIOS, ekran jest wyczyszczony. Następuje etap programowania związany z opuszczeniem konfigurowania WINBIOS.	danych BIOS.
89		Etap programowania po ukończeniu zmian ustawień WINBIOS. Wyświetlenie komunikatu o starcie systemu(power-on)	Włącz przerwania niemaskowalne (NMIs)
8A			Inicjalizacja rozszerzonego obszaru danych BIOS.

8B		Pierwszy komunikat	Sprawdzenie oraz
OD		został wyówiatlany na	inicializacia myszy na
		abrania Dojawia gia	nincjanizacja myszy na
		kamunikat <u>WAIT</u>	porcie i 5/2.
		Odbywa się	
		sprawdzanie portu	
		myszy PS/2, oraz	
		alokacji rozszerzonego	
		obszaru danych BIOS.	
80		Programowania anaji	Inicializacia kontrolara
oC		ustawioń WINDIOS	nanodu stacji dvskjatak
		ustawieli windios	hapędu stacji dyskietek.
8D		Opcje ustawień	
_		WINBIOS sa już	
		zaprogramowane	
		Naștenuie reșetowanie	
		kontrolera nanedu	
		dysku twardego	
CODE	Arrow		$D_{1}^{1} = m_{1}^{1} = 4.0/T_{2} = 1.2000$
CODE	Award	AMI Kontrolor dualau	Phoenix4.0/Tandy3000
٥E		Konuolei aysku	
		twardego został	
		zresetowany.	
		Nactenille	
		konfigurowanie	
		konfigurowanie kontrolera napędu	
0.5		konfigurowanie kontrolera napędu stacji dyskietek.	· · · · · ·
8F		konfigurowanie kontrolera napędu stacji dyskietek.	Wyznaczanie liczby
8F		konfigurowanie kontrolera napędu stacji dyskietek.	Wyznaczanie liczby napędów interfejsu ATA
8F		konfigurowanie kontrolera napędu stacji dyskietek.	Wyznaczanie liczby napędów interfejsu ATA (opcjonalnie)
8F 90		konfigurowanie kontrolera napędu stacji dyskietek.	Wyznaczanie liczby napędów interfejsu ATA (opcjonalnie) Inicjalizacja kontrolerów
8F 90		konfigurowanie kontrolera napędu stacji dyskietek.	Wyznaczanie liczby napędów interfejsu ATA (opcjonalnie) Inicjalizacja kontrolerów dysku twardego.
8F 90 91		konfigurowanie kontrolera napędu stacji dyskietek.	Wyznaczanie liczby napędów interfejsu ATA (opcjonalnie) Inicjalizacja kontrolerów dysku twardego. Inicjalizacja kontrolerów
8F 90 91		konfigurowanie kontrolera napędu stacji dyskietek. Kontroler napędu stacji dyskietek został	Wyznaczanie liczby napędów interfejsu ATA (opcjonalnie) Inicjalizacja kontrolerów dysku twardego. Inicjalizacja kontrolerów dysku twardego na
8F 90 91		Kontroler napędu stacji dyskietek został skonfigurowany.	Wyznaczanie liczby napędów interfejsu ATA (opcjonalnie) Inicjalizacja kontrolerów dysku twardego. Inicjalizacja kontrolerów dysku twardego na lokalnej magistrali.
8F 90 91		Kontroler napędu stacji dyskietek został skonfigurowany. Następuje konfiguracja	Wyznaczanie liczby napędów interfejsu ATA (opcjonalnie) Inicjalizacja kontrolerów dysku twardego. Inicjalizacja kontrolerów dysku twardego na lokalnej magistrali.
8F 90 91		Kontroler napędu stacji dyskietek został skonfigurowany. Następuje konfiguracja kontrolera napędu	Wyznaczanie liczby napędów interfejsu ATA (opcjonalnie) Inicjalizacja kontrolerów dysku twardego. Inicjalizacja kontrolerów dysku twardego na lokalnej magistrali.
8F 90 91		Kontroler napędu stacji dyskietek został skonfigurowany. Następuje konfiguracja kontrolera napędu dysku twardego.	Wyznaczanie liczby napędów interfejsu ATA (opcjonalnie) Inicjalizacja kontrolerów dysku twardego. Inicjalizacja kontrolerów dysku twardego na lokalnej magistrali.
8F 90 91 92		Kontrolera napędu stacji dyskietek. Kontroler napędu stacji dyskietek został skonfigurowany. Następuje konfiguracja kontrolera napędu dysku twardego.	Wyznaczanie liczby napędów interfejsu ATA (opcjonalnie) Inicjalizacja kontrolerów dysku twardego. Inicjalizacja kontrolerów dysku twardego na lokalnej magistrali.
8F 90 91 92 93		Kontrolera napędu stacji dyskietek. Kontroler napędu stacji dyskietek został skonfigurowany. Następuje konfiguracja kontrolera napędu dysku twardego.	Wyznaczanieliczbynapędów interfejsuATA(opcjonalnie)Inicjalizacja kontrolerówInicjalizacja kontrolerówdysku twardego.Inicjalizacja kontrolerównalokalnej magistrali.InickalnejSkok do UserPatch2TworzenieTworzenieMPTABLE
8F 90 91 92 93		Kontroler napędu stacji dyskietek został skonfigurowany. Następuje konfiguracja kontrolera napędu dysku twardego.	Wyznaczanie liczby napędów interfejsu ATA (opcjonalnie) Inicjalizacja kontrolerów dysku twardego. Inicjalizacja kontrolerów dysku twardego na lokalnej magistrali. Skok do UserPatch2 Tworzenie MPTABLE dla płyt

95		Inicjalizacja pamięci ROM adaptera magistrali od C8000h do D8000h	Instalowanie CD ROM w celu wystartowanie systemu.
96		Inicjalizacja przed przekazaniem sterowania do pamięci ROM adaptera przy C800	Wyczyszczenie rejestru segmentowego ES.
97		Zakończenie inicjalizacji przeprowadzanej przed przejęciem sterowania przez pamięć adaptera C800. Następuje sprawdzenie ROM adaptera.	Organizowanie tablicy dla wielu procesorów.
98		ROM adaptera zwraca przyznane sterowanie do BIOS POST. Następują wszystkie niezbędne procesy obliczeniowe po oddaniu sterowania przez ROM.	Poszukiwanie dodatkowych modułów ROM. Jeden długi oraz dwa krótkie sygnały akustyczne oznaczają błąd sumy kontrolnej.
CODE	Award	AMI	Phoenix4.0/Tandy3000
99		Wymagana inicjalizacja po ukończeniu testu dodatkowego ROM dobiegła końca. Nastąpi konfiguracja podstawowych adresów timer'a oraz drukarki	Sprawdzanie napędów SMART (opcjonalnie)
9A		Ustawienie podstawowych adresów timer'a oraz drukarki. Następuje ustawianie bazowego adresu RS-232.	Operacja shadow na dodatkowych modułach ROM.

9B		Powrót po ustawieniu	
		adresu bazowego	
		RS-232 Wykonywanie	
		wozystkich	
		notrzobnych	
		inicjalizacji przed	
		sprawdzaniem	
		koprocesora.	
9C		Wymagana	Przygotowywanie
		inicjalizacja przed	zarządzania energią.
		testem Koprocesora	
		dobiegła końca.	
		Nastepuie inicializacia	
		samego konrocesora	
۹D		Koprocesor został	Inicializacia mechanizmu
70		zoinioiolizowony	hozpioozoństwo
		wykonywanie	(opcjonalnie)
		wszystkich związanych	
		z tym etapem	
		czynności	
		inicjalizujących	
9E		Inicjalizacja po	Włączenie przerwań
		zakończonym teście	sprzętowych.
		Koprocesora.	
		Sprawdzanie	
		klawiatury	
		rozszerzonei numeru	
		ID klawiatury oraz	
		ID Klawiatury Oldz	
		Klawisza NUM LUCK.	
		Generowanie rozkazu	
		ID klawiatury.	
9F			Wyznaczanie liczby
			napędów z interfejsem
			ATA i SCSI
A0			Nastawianie aktualnego
			czasu
Al			Sprawdzanie
			przyblokowania
			klawisza.
		Wyświetlenie błedów	
A2		nowstałych 7	
		nienrawidłowach	
		donuch hadt instal	
		przechowywanych w	
		pamıęcı.	
CODE	Award	AMI	Phoenix4.0/Tandy3000
A3		Zakończono	
		wyświetlanie błędów	

	pamięci. Us	tawianie		
	tempa reakcji l	klawiszy		
	klawiatury.	5		
A4	Tempo rea	gowania	Inicializacia	tempa
	klawiatury	zostało	reagowania	przycisków
	ustawione N	astenuie	klawiatury	pizyeisite
	programowanie	- stanów	Riu vi lutui y.	
	oczekiwania na	mieci		
۸5	Programowania	e stanów		
115	oczekiwania	zostało		
	zakończone N	astenuie		
		ekranu		
	oraz w	vlaczania		
	parzystości i N	MI		
17		wii.		
A/	NMI Oraz pa	lagrono		
	Zostały w Wyterwywanie	iączone.		
	wykonywanie			
	wymaganych			
		n przed		
	przekazaniem	DOM		
	sterowania do	) KOM		
4.0		000.	XX7 1 ·	1 .
Að	Inicjalizacja		wykasowanie	E zgłoszenia
	poprzedzająca		podpowiedzi	FZ
	przekazanie ste	torrowania		
		Zostania		
		astępuje		
	wsponniane			
	pizekazanie			
4.0	Beyrrét = E0	001		
А9	POWIOU Z EU	vonio do		
	BOM	vallia uo		
	KOM č	iuapiera.		
	wykonywanie niozbodnych or	zmnoćci		
		zymiosei		
	toworryware avail	1		
		ll marria		
	zwłoceniu ste	alla		
A A		.a.	Odarreterreter	2
AA		ро	ouczytywani	
		EUUUN kaá		mego
		копса.	weisnięcia Kl	awisza r2
	Następuje			
		atom		
٨D	konfiguracji sy	sternu.		
AB	Когракоwywa	me		

		danych DMI oraz	
		wykonywanie	
		czvnności	
		inicializuiacych DMI	
		POST	
AC			Wejście do ustawień
AE			Wyzerowanie znacznika
			startu(boot flag)
CODE	Award	AMI	Phoenix4.0/Tandy3000
B0	Przypadek wystąpienia przerwań	Konfiguracja systemu	Sprawdzanie w
	w trybie chronionym	zostaje wyświetlona	poszukiwaniu błędów
B1	Jeśli NMI nie jest przysłonięte,	Kopiowanie kodu do	Zawiadomienie RomPilot
	wyświetl : Proszę wcisnąć F1 by	specjalnego obszaru	o zakończeniu POST
	wyłaczyć NMI lub F2 by		
	uruchomić ponownie.		
B2			POST(power-on self-test)
			został zakończony.
			Przygotowywanie do
			rozpoczęcia ładowania
			systemu operacyjnego.
B3			<u> </u>
B4			1 krótki svgnał
			akustyczny przed startem
			ładowania.
B5			Zakończenie
			OuietBoot(cichy start)
			(opcionalnie)
B6			Sprawdzanie hasła
			(opcjonalnie)
B7			Inicializacja ACPI BIOS
B8			
B9			Przygotowywanie startu
			systemu
BA			Inicjalizacja SMBIOS
BB			Inicjalizacja PnP Option
			ROMs
BC			Wyzerowanie parzystości
BD			Wyświetlenie menu
			wyboru startu systemów
BE	Programowanie rejestrów		Wyczyszczenie ekranu
	chipset'u domyślnymi		(opcjonalnie)
	wartościami początkowymi.		
BF	Programowanie pozostałej części		Sprawdzanie
	chipset'u zgodnie z wartościami		antywirusowe i
	wybranymi podczas		przypomnienie o kopii
	dokonywania ustawień		zapasowej.

	Jeśli właczono auto-konfiguracje,		
	chipset iest programowany		
	wartościami predefiniowanymi w		
	tabeli MODBIN		
CO	Wyłaczanie shadow oraz cache'u		Próba startu przy użyciu
00	charakterystycznego dla OEM		INT19
	Inicializowanie urządzeń		
	standardowych przy użyciu		
	standardowych przy użyciu		
	DMA(8227) Dreamanna lung		
	DMA(8237), Programowalny		
	Kontroler Przerwan (8259),		
	limer o programowalnym		
	przedziale czasu(8254); układ		
	RTC(real-time clock).		
C1	Sprawdzanie ilości		Inicjalizacja menadżera
	zainstalowanej pamięci- zależne		błędów POST (PEM)
	od i charakterystyczne dla OEM		
C2			Inicjalizacja logowania
			błędów.
CODE	Award	AMI	Phoenix4.0/Tandy3000
C3	Sprawdzanie pierwszych 256K		Inicjalizacja funkcji
	DRAM		wyświetlania błędów.
	Rozwinięcie skompresowanego		
	kodu do tymczasowego obszaru		
	DRAM, właczając w to		
	skompresowane BIOS & Option		
	ROMs systemu.		
C4			Inicializacia obsługi
			błedów systemowych.
C5	Aktywacia operacij wczesnego		PnPnd dual CMOS
	shadowing'u(Early Shadow) dla		(opcionalnie)
	szybkiego startu(Fast Boot)-		(opojonanie)
	charakterystyczne dla OEM		
<u> </u>	Wykrywanie wielkości		Inicializacia note dock
0	zewnetrznej namiecj cache		(opcionalnie)
<u>C7</u>	zewnętrznej pannęci caene.		(opejonanie) Inicializacia noto dock
			nicjanzacja note uock
<u></u>			
			wymuszeme
			sprawdzania
			(opcjonalnie)
C9			Kozszerzona suma
~ .			kontrolna (opcjonalnie)
CA			Przekierowanie INT 15h
			aby aktywować zdalną
			klawiaturę
CB			Przekierowanie INT 13h
			urządzeń takich jak

			ROM, RAM, PCMCIA
			oraz dysku szeregowego.
CC			Przekierowanie INT 10h
			aby aktywować zdalna .
			szeregowa grafike
CD			Ponowne odwzorowanie
CD			I/O(weiście/wyiście) oraz
			nomieci dla urządzeń
			PCMCIA
CE			
<b>UE</b>			micjalizacja
			przetwornika
			analogowo-cytrowego
			oraz wyswietlenie
			komunikatu.
D0		NMI zostało	
		wyłączone.	
		Rozpoczyna się	
		opóźnienie po starcie	
		zasilania. Następuje	
		weryfikacja sumy	
		kontrolnej kodu	
		inicjalizującego.	
D1		Inicjalizowanie	
		kontrolera DMA,	
		wykonywanie testu	
		BAT kontrolera	
		klawiatury,	
		rozpoczęcie	
		odświeżania pamięci	
		oraz przejście do trybu	
		adresowania płaskiego	
		obszaru 4GB	
D2			Nieznane przerwanie.
CODE	Award	AMI	Phoenix4.0/Tandy3000
D3		Rozpoczecie mierzenia	<u>_</u>
		ilości pamieci	
D4		Powrót do trybu	
		rzeczywistego	
		Wykonywanie kodów	
		poprawek OEM oraz	
		ustawianie stosu	
D5		Przekazywanie	
100		sterowania do	
		niesnakowanego kodu	
		w obszarze shadow	
		RAM nod adresom	
		F000.0000h Kod	
		inicialization ic-t	
		inicjanzujący jest	

		kopiowany do	
		segmentu 0. gdzie	
		przenoszone iest	
		sterowanie.	
D6		Sterowanie iest w	
20		segmencie 0	
		Nastennie	
		sprawdzanie czy	
		klawisze	
		<ctrl><home> zostały</home></ctrl>	
		wciśniete oraz	
		zweryfikowanie sumy	
		kontrolnei BIOS Jeśli	
		któryś z klawiszy	
		< <u>Ctrl&gt;</u> < <u>Home&gt;</u> został	
		wciśniety lub też suma	
		kontrolna iest	
		nieprawidłowa	
		nrzejście do nunktu	
		kontrolnego F0h W	
		przeciwnym razie do	
		nunktu kontrolnego	
		D7h	
E0		Jeśli kontroler nanedu	Inicializacia chinset'u
20		dyskietek iest	integanizacja chipset a
		dostenny nastenuje	
		iego inicializacia	
		Nastenuie sprawdzanie	
		nierwszych bazowych	
		512KB pamieci	
E1	Ustawianie E1 – Strona E1	Inicializacia tablicy	Inicializacia mostka
21		wektorów przerwań	·····•j··········
E2	Ustawianie E2 - Strona E2	Inicializacia	Inicializacia iednostki
		kontrolerów przerwań i	centralnei CPU
		DMA	······
E3	Ustawianie E3 – Strona E3		Inicializacia timer'a
20			systemowego
E4	Ustawianie E4 - Strona E4		Inicializacia układu I/O
E5	Ustawianie E5 - StronaE5		Sprawdzanie
			wymuszonego
			odzyskiwania startu.
CODE	Award	AMI	Phoenix4 0/Tandy3000
E6	Ustawianie E6 - Strona E6	Właczanie kontrolera	Tworzenie sumv
		napedu dvskietek oraz	kontrolnei BIOS ROM
		żadań obshioi	
		przerwań Timer'a	
		Właczanie	
		wewnetrznei namieci	
		punique punique	

		cache.	
E7	Ustawianie E7 – Strona E7		Przejdź do BIOS
E8	Ustawianie E8 – Strona E8		Ustaw duży segment
E9	Ustawianie E9 – Strona E9		Inicjalizacja dla wielu procesorów
EA	Ustawianie EA – Strona EA		Inicjalizacja specjalnego kodu OEM
EB	Ustawianie EB – Strona EB		Inicjalizacja PIC oraz
EC	Ustawianie EC – Strona EC		Inicjalizacja rodzaju pamieci
ED	Ustawianie ED – Strona ED	Inicjalizacja napędu dyskietek.	Inicjalizacja rozmiaru pamięci
EE	Ustawianie EE – Strona EE	BadanieobecnościnośnikadanychwnapędziestacjidyskietekA:.Odczytywaniepierwszegojejsektora(jeśliwłożonodyskietkę)	Operacja Shadow na bloku startowym(Boot Block).
EF	Ustawianie EF – Strona EF	Wystąpił błąd odczytu podczas czytania z napędu stacji dyskietek A:.	Sprawdzanie pamięci systemu.
F0		Poszukiwanie pliku AMIBOOT.ROM w katalogu głównym	Inicjalizacja wektorów przerwań.
F1		Brak pliku AMIBOOT.ROM w katalogu głównym.	Inicjalizacja RTC.
F2		Odczytywanie oraz analizowanie systemu plików FAT dyskietki, w poszukiwaniu klastrów zajmowanych przez plik AMIBOOT.ROM.	Inicjalizacja grafiki
F3		Odczytywanie pliku AMIBOOT.ROM, klaster po klastrze.	Inicjalizacja menadżera zarządzania systemem.
F4		Plik AMIBOOT.ROM ma nieprawidłowy wielkość.	1 odgłos akustyczny
F5		Wyłączanie wewnętrznej pamięci cache.	Czyszczenie dużego segmentu.

F6			Uruchom minimalny
			DOS
F7			Uruchom pełny DOS
CODE	Award	AMI	Phoenix4.0/Tandy3000
FB		Wykrywanie rodzaju	
		pamięci flash ROM	
FC		Wymazywanie pamięci	
		flash ROM	
FD		Programowanie	
		pamięci flash ROM	
FF	Próba uruchomienia INT 19	Programowanie	
		pamięci flash ROM	
		zostało ukończone	
		pomyślnie. Ponowne	
	<b>+</b>	uruchomienie BIOS	
		systemu.	

# 7.Opis sygnałów akustycznych

#### (1) Kody sygnałów akustycznych AMI BIOS

### (błąd krytyczny)

1 sygnał	Odświeżenie DRAM nie powiodło się. Najpierw spróbuj ponownie
	zainstalować kość pamięci na płycie głównej. Jeśli błąd wciąż się
	powtarza, należy wymienić na sprawdzoną pamięć, działającą
	poprawnie.
2 sygnały	Błąd parzystości w pierwszych 64K pamięci RAM. Najpierw spróbuj
	ponownie zainstalować kość pamięci na płycie głównej. Jeśli błąd
	wciąż się powtarza, należy wymienić na sprawdzoną pamięć,
	działającą poprawnie.
3 sygnały	Uszkodzenie w podstawowych 64K RAM. Najpierw spróbuj
	ponownie zainstalować kość pamięci na płycie głównej. Jeśli błąd
	wciąż się powtarza, należy wymienić na sprawdzoną pamięć,
	działającą poprawnie.
4 sygnały	Błąd timer'a systemowego.
5 sygnałów	Błąd procesu.
6 sygnałów	Kontroler klawiatury 8042 – Błąd Gate A20. Spróbuj ponownie
	zainstalować kość układu kontrolera klawiatury. Jeśli błąd występuje
	nadal, należy wymienić ten układ. Jeśli jednak błąd nadal się
	utrzymuje, sprawdź komponenty systemu związane z klawiaturą, np.
	spróbuj podłączyć inna klawiaturę, sprawdź czy w systemie jest
	bezpiecznik odpowiedzialny za pracę klawiatury.
7 sygnałów	Błąd przerwania przez wystąpienie wyjątku w trybie wirtualnym
	procesora.
8 sygnałów	Błęd testu odczytu/zapisu pamięci ekranu (nie krytyczny). Należy

	wymienić pamięć karty graficznej bądź też całą kartę.
9 sygnałów	Suma kontrolna ROM BIOS jest błędna(32KB pod F800:0). Mało prawdopodobne jest aby błąd ustąpił po wyciągnięciu i ponownym zainstalowaniu układów. Należy skontaktować się z dostawcą płyty głównej lub też dystrybutora produktów AMI aby dostać części zamienne.
10 sygnałów	Błąd odczytu/zapisu rejestru Shutdown CMOS.
11 sygnałów	Błąd pamięci cache.

# (2). Kody sygnałów akustycznych AMI BIOS

#### (błąd nie-krytyczny)

2 krótkie	Błąd POST- Jeden bądź kilka testów sprzętowych zakończyło się
	niepowodzeniem.
1 długi 2	Napotkano błąd w pamięci video BIOS ROM lub błąd poziomego
krótkie	ruchu powrotnego.
1 długi 3	Błąd pamięci konwencjonalnej/rozszerzonej
krótkie	
1 długi 8	Test wyświetlania grafiki zakończony niepowodzeniem.
krótkich	

#### (3). Kody sygnałów akustycznych Award BIOS

1 krótki		Nie było błędów podczas POST
2 krótki	e	Którykolwiek z błędów nie-krytycznych, Wejdź do ustawień CMOS by
		zresetować.
1 dług	i 1	Błąd płyty głównej lub pamięci RAM
krótki		
1 dług	i 2	Błąd obrazu, Nie można zainicjalizować ekranu aby wyświetlić na nim
krótkie		informacje.
1 dług	i 3	Błąd kontrolera klawiatury.
krótkie		
1 dług	ji 9	Błąd pamięci flash RAM/EPROM. (Błąd BIOS)
krótkicł	l	
Długi		Bank pamięci nie jest poprawnie podłączony, lub jest uszkodzony.
sygnał		

# (4). Kody sygnałów akustycznych Phoenix BIOS

Kod sygnału	Opis / Sposób postępowania
1-1-1-3	Sprawdzanie trybu rzeczywistego

1-1-2-1	Odczytywanie rodzaju CPU
1-1-2-3	Inicjalizacja sprzętu systemu
1-1-3-1	Inicjalizacja rejestrów chipset'u początkowymi wartościami POST
1-1-3-2	Ustawianie znacznika POST
1-1-3-3	Inicjalizacja rejestrów CPU
1-1-4-1	Inicjalizacja pamięci cache początkowymi wartościami POST
1-1-4-3	Inicjalizacja wejścia/wyjścia (I/O)
1-2-1-1	Inicjalizacja zarządzania energią
1-2-1-2	Ładowanie początkowych wartości POST do rejestrów zastępczych
1-2-1-3	Skok do UserPatch0.
1-2-2-1	Inicjalizacja kontrolera klawiatury
1-2-2-3	Suma kontrolna BIOS ROM
1-2-3-1	Inicjalizacja timer'a 8254
1-2-3-3	Inicjalizacja kontrolera DMA 8237
1-2-4-1	Resetowanie programowalnego kontrolera przerwań
1-3-1-1	Test odświeżania DRAM
1-3-1-3	Test kontrolera klawiatury 8742
1-3-2-1	Ustawienie rejestru segmentowego ES aby wskazywał 4GB
1-3-3-1	28 samookreślanie rozmiaru DRAM.
1-3-3-3	Czyszczenie 512K obszaru podstawowego RAM
1-3-4-1	Test 512K obszaru linii adresowych
1-3-4-3	Test 512K pamięci podstawowej
1-4-1-3	Test częstotliwości taktowania CPU
1-4-2-4	Ponowna inicjalizacja chipsetu
1-4-3-1	Operacja shadow na BIOS ROM systemu.
1-4-3-2	Ponowna inicjalizacja pamięci cache
1-4-3-3	Samookreślenie rozmiaru pamięci cache
1-4-4-1	Konfiguracja rozszerz. Rejestrów chipset'u
1-4-4-2	Ładowanie wartości CMOS do rejestrów zastępczych.
2-1-1-1	Określanie początkowej szybkości CPU.
2-1-1-3	Inicjalizowanie wektorów przerwań
2-1-2-1	Inicjalizacja przerwań BIOS
2-1-2-3	Sprawdzanie uwagi o prawach autorskich ROM.
2-1-2-4	Inicjalizacja menadżera dla PCI Options ROMs.
2-1-3-1	Sprawdzanie konfiguracji video względem wartości CMOS.
2-1-3-2	Inicjalizacja gniazd PCI oraz urządzeń
2-1-3-3	Inicjalizacja wszystkich kart grafiki w systemie
2-1-4-1	Operacja shadow na pamięci BIOS ROM karty graficznej
2-1-4-3	Wyświetlanie uwagi o prawach autorskich
2-2-1-1	Wyświetlanie rodzaju i prędkości CPU

2-2-1-3	Testowanie klawiatury	
2-2-2-1	Ustawienie odgłosu klawisza, jeśli załączony w opcjach	
2-2-2-3	56 Włączenie klawiatury	
2-2-3-1	Test na nieoczekiwane przerwania.	
2-2-3-3	Wyświetl komunikat "Proszę wcisnąć klawisz F2 aby przejść do zmiany ustawień".	
2-2-4-1	Test pamięci RAM między 512 i 640k.	
2-3-1-1	Testowanie pamięci rozszerzonej	
2-3-1-3	Testowanie linii adresowych pamięci rozszerzonej	
2-3-2-1	Skok do UserPatch1.	
2-3-2-3	Konfiguracja rejestrów rozsz. Pamięci cache.	
2-3-3-1	Włączenie zewnętrznej pamięci cache oraz cachu jednostki centralnej CPU	
2-3-3-3	Wyświetlanie wielkości zewnętrznej pamięci cache.	
2-3-4-1	Wyświetlanie komunikatu shadow	
2-3-4-3	Wyświetlanie segmentów używanych	
2-4-1-1	Wyświetlanie komunikatów błędów	
2-4-1-3	Sprawdzanie błędów konfiguracji.	
2-4-2-1	Test zegara czasu rzeczywistego	
2-4-2-3	Sprawdzanie błędów pochodzących od klawiatury	
2-4-4-1	Ustawianie wektorów przerwań sprzętowych	
2-4-4-3	Test koprocesora, jeśli jest obecny w systemie.	
3-1-1-1	Wyłączenie portów wejścia/wyjścia (I/O) na płycie głównej	
3-1-1-3	Wykrywanie oraz instalacja zewnętrznych portów RS232	
3-1-2-1	Wykrywanie oraz instalacja zewnętrznych portów równoległych	
3-1-2-3	Ponowna inicjalizacja portów (I/O) wejścia/ wyjścia płyty głównej	
3-1-3-1	Inicjalizacja obszaru danych BIOS	
3-1-3-3	Inicjalizacja obszaru danych rozsz.BIOS	
3-1-4-1	Inicjalizacja kontrolera stacji dyskietek	
3-2-1-1	Inicjalizacja kontrolera dysku twardego.	
3-2-1-2	Inicjalizacja kontrolera dysku twardego lokalnej magistrali	
3-2-1-3	Skok do UserPatch2.	
3-2-2-1	Wyłączenie linii adresowej A20	
3-2-2-3	Wyczyść duży rejestr segmentowy ES	
3-2-3-1	Szukaj dodatkowych układów ROM.	
3-2-3-3	Operacja shadow na dodatkowych układach ROM.	
3-2-4-1	Aktywowanie zarządzania energią	
3-2-4-3	Włączenie przerwań sprzętowych	
3-3-1-1	Nastawienie aktualnego czasu	
3-3-1-3	Sprawdź blokowanie klawisza (lock).	

3-3-3-1	Wymaż wyświetlany komunikat z prośbą wciśnięcia klawisza F2
3-3-3-3	Sprawdzanie naciśnięcia klawisza F2
3-3-4-1	Wejście do trybu zmiany ustawień
3-3-4-3	Zerowanie znacznika in-POST
3-4-1-1	Sprawdzanie błędów
3-4-1-3	Zakończono POST—Przygotowanie do startu systemu operacyjnego
3-4-2-1	Jeden sygnał dźwiękowy
3-4-2-3	Sprawdź hasło (opcjonalnie)
3-4-3-1	Zerowanie tablicy deskryptorów globalnych.
3-4-4-1	Zerowanie parzystości
3-4-4-3	Czyszczenie ekranu (opcjonalnie).
3-4-4-4	Sprawdzanie obecności wirusów i przypomnienie o kopii zapasowej.
4-1-1-1	Próba startu poprzez INT 19
4-2-1-1	Błąd procedury obsługi przerwania
4-2-1-3	Nieznany błąd przerwania
4-2-2-1	Błąd oczekującego przerwania
4-2-2-3	Błąd inicjalizacji dodatkowego układu ROM
4-2-3-1	Błąd zamykania systemu
4-2-3-3	Przesunięcie bloku rozszerzonego (EBM)
4-2-4-1	Błąd zamykania systemu (10)
4-3-1-3	Inicjalizacja chipsetu
4-3-1-4	Inicjalizacja licznika odświeżeń
4-3-2-1	Sprawdzanie wymuszonej Flash
4-3-2-2	Sprawdzanie statusu HW układu ROM
4-3-2-3	BIOS ROM jest w porządku
4-3-2-4	Przeprowadzanie pełnego testu RAM
4-3-3-1	Przeprowadzanie inicjalizacji OEM
4-3-3-2	Inicjalizacja kontrolera przerwań
4-3-3-3	Wczytywanie kodu do ładowanie początkowego
4-3-3-4	Inicjalizacja wszystkich wektorów
4-3-4-1	Ładowanie programu z flashu
4-3-4-2	Inicjalizowanie urządzenia startującego
4-3-4-3	Kod używany do startu systemu wczytany poprawnie

#### (5). Kody sygnałów akustycznych IBM BIOS

Kod sygnału	Opis			
Brak odgłosu	Brak zasilanie, brak styku kart bądź zwarcie			
1 krátki odakos	Normalny test POST, komputer pracuje			
	poprawnie.			

2 krótkie odgłosy	Błąd POST, na ekranie sprawdź informację o kodzie błędu		
Ciągły odgłos	Brak zasilanie, brak styku kart bądź zwarcie		
Powtarzający się krótki odgłos	Brak zasilanie, brak styku kart bądź zwarcie		
1 długi i 1 krótki	Kwestia wewnętrzna płyty głównej		
1 długi 2 krótkie	Kwestia grafiki(obwód mono/ CGA)		
1 długi 3 krótkie	Obwód karty graficznej (EGA)		
3 długie	Błąd klawiatury		
1 odgłos, pusty ekran lub błędnie wyświetlany obraz	Obwód karty graficznej		

#### 8. Czynności pozwalające wprowadzić poprawki.

#### (I) Co zrobić jeśli zapomniałem hasła?

Jeżeli zapomniałeś hasła, nie martw się!!!Wykonaj następujące czynności.

Główne hasło

Dla wersji BIOS różnych producentów, ich hasła są różne. Zarówno przez hasło główne jak i hasło użytkownika można odblokować komputer. Spróbuj skrótu nazwy producenta lub łańcucha znaków utworzonego z pierwszych liter każdego słowa. Możliwe, że to jest hasło główne. Przykładowo:

a).hasło AMI				
AMI	AMI	Bios310	AMI!SW	KILLCMOS
A. M. I	589589	SMOSPWD	AMISETUP	ami.kez
BIOS	Ammii	AMI_SW	ami?	AMI.KEY
AMI SW	Amipswd	amidecod	amiami	
PASSWORD	LKWPETER	BIOSPASS	AMIPSWD	

b).hasło Award					
PASSWORD	HLT	biostar	?award	djonet	
AWARD SW	ALFAROME	j09F	1EAAh	g6PJ	
AWARD?SW	256256	j256	admin	HELGA-S	
AWARE_PW	589721	LKWPETER	ally	HLT	
award_ps	Alfarome	ally	award	zjaaadc	
AWARD?SW	APAf	J322	award.sw	J64	
SWITCHED_SW	1kwpeter	SER	award_?	1kw peter	
TTPTHA	Awkward	SKY_FOX	zbaaaca	setup	
1kwpeter	AWARD_SW	Sxyz	Syxz	SZYX	
Biosstar	BIOS	t0ch20x	BIOSTAR	t0ch88	
01322222	CONCAT	TzqF	CONCAT	ttptha	
589589	CONDO	ZAAADA	Awkward	wodj	

Phoenix BIOS: phoenixMegastar: starBiostar Biostar: Q54arwmsMicron: sldkj754xyzallCompag: compagMicronies: dn 04rieConcord:lastNimble: xdfk9874t3CTX International: CTX_123Packard Bell: bell9CyberMax: congressQDI: QDIDaewoo: DaewuuQuantex: texl xljlbjDaytek: DaytecResearch: Co12ogro2Dell: DellShuttle: spacveDigital Equipment: komprieSiements Nixdorf: SKY_FOXEnox: centralSpeedEasy: lesarotlFreetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMagie-pro: prostZEOS: zeosy	c).inne	
Biostar Biostar: Q54arwmsMicron: sldkj754xyzallCompag: compagMicronies: dn 04rieConcord:lastNimble: xdfk9874t3CTX International: CTX_123Packard Bell: bell9CyberMax: congressQDI: QDIDaewoo: DaewuuQuantex: texl xljlbjDaytek: DaytecResearch: Co12ogro2Dell: DellShuttle: spacveDigital Equipment: komprieSiements Nixdorf: SKY_FOXEnox: centralSpeedEasy: lesarotlFreetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMagia-pro: prostZEOS: zeosx	Phoenix BIOS: phoenix	Megastar: star
Compag: compagMicronies: dn 04rieConcord:lastNimble: xdfk9874t3CTX International: CTX_123Packard Bell: bell9CyberMax: congressQDI: QDIDaewoo: DaewuuQuantex: texl xljlbjDaytek: DaytecResearch: Co12ogro2Dell: DellShuttle: spacveDigital Equipment: komprieSiements Nixdorf: SKY_FOXEnox: centralSpeedEasy: lesarotlFreetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMagic-pro: prostZEOS: zeosy	Biostar Biostar: Q54arwms	Micron: sldkj754xyzall
Concord:lastNimble: xdfk9874t3CTX International: CTX_123Packard Bell: bell9CyberMax: congressQDI: QDIDaewoo: DaewuuQuantex: texl xljlbjDaytek: DaytecResearch: Co12ogro2Dell: DellShuttle: spacveDigital Equipment: komprieSiements Nixdorf: SKY_FOXEnox: centralSpeedEasy: lesarotlFreetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMarie-pro: prostZEOS: zeosy	Compag: compag	Micronies: dn 04rie
CTX International: CTX_123Packard Bell: bell9CyberMax: congressQDI: QDIDaewoo: DaewuuQuantex: texl xljlbjDaytek: DaytecResearch: Co12ogro2Dell: DellShuttle: spacveDigital Equipment: komprieSiements Nixdorf: SKY_FOXEnox: centralSpeedEasy: lesarotlFreetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMaeic_pro: prostZEOS: zeosy	Concord:last	Nimble: xdfk9874t3
CyberMax: congressQDI: QDIDaewoo: DaewuuQuantex: texl xljlbjDaytek: DaytecResearch: Co12ogro2Dell: DellShuttle: spacveDigital Equipment: komprieSiements Nixdorf: SKY_FOXEnox: centralSpeedEasy: lesarotlFreetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMachSpeed: sp99ddZenith: 3098z Zenith	CTX International: CTX_123	Packard Bell: bell9
Daewoo: DaewuuQuantex: texl xljlbjDaytek: DaytecResearch: Co12ogro2Dell: DellShuttle: spacveDigital Equipment: komprieSiements Nixdorf: SKY_FOXEnox: centralSpeedEasy: lesarotlFreetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMachSpeed: sp99ddZenith: 3098z Zenith	CyberMax: congress	QDI: QDI
Daytek: DaytecResearch: Co12ogro2Dell: DellShuttle: spacveDigital Equipment: komprieSiements Nixdorf: SKY_FOXEnox: centralSpeedEasy: lesarotlFreetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMagic-pro: prostZEOS: zeosy	Daewoo: Daewuu	Quantex: texl xljlbj
Dell: DellShuttle: spacveDigital Equipment: komprieSiements Nixdorf: SKY_FOXEnox: centralSpeedEasy: lesarotlFreetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMachSpeed: sp99ddZenith: 3098z Zenith	Daytek: Daytec	Research: Co12ogro2
Digital Equipment: komprieSiements Nixdorf: SKY_FOXEnox: centralSpeedEasy: lesarotlFreetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMachSpeed: sp99ddZenith: 3098z ZenithMagic-pro: prostZEOS: zeosy	Dell: Dell	Shuttle: spacve
Enox: centralSpeedEasy: lesarotlFreetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMachSpeed: sp99ddZenith: 3098z ZenithMaric-pro: prostZEOS: zeosy	Digital Equipment: komprie	Siements Nixdorf: SKY_FOX
Freetech: PosterieSuperMicro: ksdjfg934tHP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMachSpeed: sp99ddZenith: 3098z ZenithMaric-pro: prostZEOS: zeosy	Enox: central	SpeedEasy: lesarotl
HP Vectra:hewlpackTinys:tinyIBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMachSpeed: sp99ddZenith: 3098z ZenithMaric-pro: prostZEOS: zeosy	Freetech: Posterie	SuperMicro: ksdjfg934t
IBM: IBM MBIUO sertafuTMC: BIGOIwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMachSpeed: sp99ddZenith: 3098z ZenithMagic-pro: prostZEOS: zeosy	HP Vectra:hewlpack	Tinys:tiny
Iwill: iwillToshiba: 24Banc81 Toshiba toshy99JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMachSpeed: sp99ddZenith: 3098z ZenithMagic-pro: prostZEOS: zeosy	IBM: IBM MBIUO sertafu	TMC: BIGO
JetWay: spoomlVextrec Technology: vextrexJoss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMachSpeed: sp99ddZenith: 3098z ZenithMagic-pro: prostZEOS: zeosy	Iwill: iwill	Toshiba: 24Banc81 Toshiba toshy99
Joss Technology: 57gbz6technolgiVobis: merlinM Technology: mMmMWIMBIOSnbsp BIOS v2.10: complertMachSpeed: sp99ddZenith: 3098z ZenithMagic-pro: prostZEOS: zeosy	JetWay: spooml	Vextrec Technology: vextrex
M Technology: mMmMWIMBIOSnbsp BIOS v2.10: complettMachSpeed: sp99ddZenith: 3098z ZenithMagic-pro: prostZEOS: zeosy	Joss Technology: 57gbz6technolgi	Vobis: merlin
MachSpeed: sp99dd Zenith: 3098z Zenith   Magic-pro: prost ZEOS: zeosy	M Technology: mMmM	WIMBIOSnbsp BIOS v2.10: complet
Magic-pro: prost ZEOS: zeosy	MachSpeed: sp99dd	Zenith: 3098z Zenith
	Magic-pro: prost	ZEOS: zeosx

# II. Usuwanie istniejącego hasła (oraz innych ustawień CMOS BIOS) przy użyciu oprogramowania

CMOS ROM może być odblokowany drogą programowania. Poniższa metoda pomoże Ci rozwiązać problem hasła.Wszystko ułatwi ci komenda "DEBUG"

I. usunięcie hasła Award

C: \>DEBUG

、 •

- o 70 34 🛉	albo	- o 70 11 ↓	
- o 71 34 🕇		- o 71 ff↓	
- q		- q 🗍	
II. usunięcie hasła	AMI BIOS	•	
C: \>DEBUG			
- o 70 16 🗸	albo	- o 70 10	↓
- o 71 16 🕁		- o 71 <sub>0</sub>	↓
- q 🖌		- q 🖌	

Adnotacja: Konfiguracja CMOS BIOS zostanie wymazana podczas rozładowania, komputer jest zdolny do pracy do momentu jego zresetowania. Jeśli jest to komputer COMPAQ zanim przystąpisz do rozładowania, skopiuj CMOS na dyskietkę jako zabezpieczenie wersji gdyż odblokowanie jest bardzo proste, ale ewentualne przywrócenie przysparza trudności.

#### III. Sprzętowe usuwanie istniejącego hasła (oraz innych ustawień CMOS BIOS).

We wszystkich komputerach można dokonać rozładowania CMOS BIOS i wyczyszczenia znaków zachęty(system booting prompt, CMOS setup prompt, key lock prompt) za pomocą przełącznika lub zworki. Przedstawiono szczególne przypadki CMOS dla wybranych modeli komputera.

Rozładowanie dla COMPAQ i AST jest zakończone przy pomocy przełącznika wyłącz/włącz, ale w przypadku braku zasilania postępuj wg następujących kroków:

- a. Po wyłączeniu zewnętrznego źródła zasilania ustaw SW1 I SW2 w pozycji włączonej "on".
- b Włącz zewnętrzne zródło zasilania. Zrestartuj komputer.
- c. Odczekaj 1-5 min, wyłącz komputer
- d. Ustaw SW1 i SW1-2 w pozycji wyłączonej "off"
- e. Włącz komputer, wejdź do ustawień CMOS aby zmienic hasło.

Dla większości modeli płyt głównych rozładowanie CMOSu następuje po właściwym ustawieniu zworki. Układ nóżek jest zróżnicowany w zależności od producenta płyty głównej, dlatego zanim przystąpisz do procesu rozładowania zapoznaj się z instrukcją załączoną do płyty głównej. Jeżeli instrukcja ta nie zawiera wspomnianej informacji poszukaj na płycie głównej łącz oznaczonych takimi symbolami jak "Exit Batter", "Clean CMOS", "CMOS ROM Reset" i umieść w nich zworkę lub też przełącz włącznik, ewentualnie w szczególnych przypadkach wyjmij baterię.

#### IV.Uzyskaj pomoc u swojego dystrybutora.

Jeżeli problem nie został rozwiązany skontaktuj się ze swoim dystrybutorem.

#### (2).Jak przejść do trybu zmiany ustawień CMOS?

BIOS	Klawisze	Instrukcja na ekranie
AMI	<del> or <esc></esc></del>	Wyświetlona
Award	<del> or <ctrl>+<alt>+<esc></esc></alt></ctrl></del>	Wyświetlona
MR	<del> or <ctrl>+<alt>+<esc></esc></alt></ctrl></del>	Brak
Quadtel	<f2></f2>	Wyświetlona
COMPAQ	Wciśnij <f10> gdy kursor pojawi się w</f10>	Brak
	prawym górnym rogu ekranu .	
AST	<del>+<alt>+<s></s></alt></del>	Brak
Phoenix	<del>+ <alt>+<s></s></alt></del>	Brak
Hewlett	<f2></f2>	Brak
Packard(HP)		

#### 9.Odpowiedzi na najczęściej zadawane pytania.

Adnotacja: 1.Podczas naprawy płyty postępuj zgodnie z zasadami jej gwarancji

2. Przystąp do rozwiązania problemu tylko przy wyłączonym zasilaniu

Okolićzności	Przyczyny	Rozwiązania		
Bank pamięci	Bank pamięci jest uszkodzony	Zastąp go I spróbuj ponownie		
	Styk banku pamięci jest	Przeczyść go gumką i spróbuj ponownie		
	brudny			
	Niekompatybilny bank	Włóż własciwy bank pamięci		
	pamięci z drugim			
	Bank umieszczono	Włóż poprawnie		
	niewłaściwą stroną	XX7 //		
Gniazdo	Gniazdo jest brudne lub cos w	Wyczysc go		
pannęci	Mataliazay sagmant złacza ma	Odtwórz kaztalt lub wymiań go		
	zhy kształt lub jest pekniety	Outworz ksztant lub wynnen go		
	ziy ksztált lub jest pekilety			
	Metaliczny segment złącza	Przemyj czystym alkoholem na waciku i		
	jest zardzewiały lub	poczekaj pare minut aż wyschnie		
	zapleśniały			
CPU(processor	CPU jest uszkodzony	Wymień go. (Ostrożnie dotknij go by sprawdzić		
główny)		czy generuje ciepło lub sie przegrzewa )		
	Ustawienie zworki lub	Sprawdż ustawienia napięcia roboczego i		
	ustawienie CMOS dla CPU	częstotliwości dla CPU		
	Jest niewłasciwe			
	Szplika procesora jest brudna	wyczysc zabrudzenie, włoz i wyjmij kilkakrtonie		
	CPU nie iest właściwie	Sprawdź szpilki CPU i czy jest prawidłowo		
	wetknięty	wetknięty.		
Błąd karty	Styk jest zanieczyszczony	Przeczyść go gumką "włóż I wyjmij		
POST lub jej		kilkakrotnie.		
niewłaściwy	Karta POST umieszczona w	Rozpoznaj właściwe złącze ISA lub PCI		
montaż	niewłaściwym złączu			
	Karta POST umieszczona	Dopilnuj by część składowa byla skierowana		
	niewłaściwą stroną	w stronę zasilania		
7 1	Karta POST jest uszkodozna	Skontaktuj się z dystrybutorem.		
Zasilanie	Płyta główna nie pracuje	Sprawdź główne zasilanie oraz zworkę CPU.		
włączone, kod	Brak eksportu kodu do szvny	Spróbui innego złacza (Zobacz " Lektura		
wsuzymany	złacza w którym umieszczono	obowiazkowa")		
	kartę POST	····· · · · · · · · · · · · · · · · ·		
Niepełna praca	Błąd płyty głównej	Według kodów błędów		
karty POST	Transmisja kodu błędu płyty	Podłącz monitor w celu odczytania		
	głownej do monitora	wiadomośći błędu na ekranie		

#### 10. Co mogę zrobić w przypadku odczytania kodu, którego nie zamieszczono w tej książce?

Ponieważ producenci płyt głównych sami definiują kody, niektóre kody nie zostały zdefiniowane, ale zawsze możesz uzyskać informacje kontaktując się z ich dystrybutorami. Jeżeli odkryłeś nowe znaczenie kodu możesz je zapisać w poniższej tabeli:

Kod	Opis	Typ BIOS $()$		
		Award	AMI	Phoenix